

表面実装型VCXO KV7050B-C3シリーズ

CMOS/ 3.3V/ 7.0×5.0mm



■特長

- ●小型セラミックパッケージタイプ
- ●170MHz高周波対応
- ●シームによる高信頼性
- ●CMOS出力
- ●電源電圧 V_{CC} = 3.3V
- ●低ジッター

■周波数許容偏差(Overall)

許容偏差		動作温度範囲	備考		
コード	\times 10 $^{-6}$	(°C)	VIII 15		
0	± 50	−10 ~ +70	標準仕様		
S	± 30	-10 - 9 +70	対応可能周波数につ		
G	± 50	-40 ∼ +85	いてはお問い合わせ		
G			ください		

■品名表示方法

KV7050B 74.1758 C 3 0 D 00 **(2**) 3 4 5 6 7 (1)

- ①型名
- ②出力周波数
- ③出力形態(CMOS)
- ④電源電圧(3.3V)
- ⑤周波数許容偏差(左記表を参照ください)
- ⑥シンメトリ/ INH機能/ 制御入力抵抗の組合せ
- ⑦客先個別仕様(カタログ仕様は「00」になります)

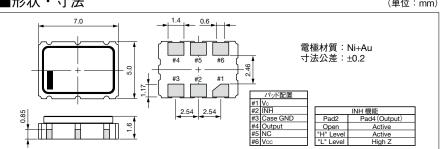
包装形態(テーピング 1000個/リール)

■規格

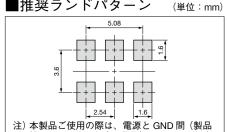
項目	記号	条件	Min.	Max.	単位	
出力周波数範囲*	fo		1.5	170	MHz	
		初期偏差、動作温度範囲内での温度特性、電源電圧変動、負 Op. Temp.: -10 ~ +70°C/ -40 ~ +85°C	-50	+50	×10 ⁻⁶	
周波数許容偏差**	f_tol	荷容量変動、経年変化(1 year @25°C)、振動・衝撃を含む Op. Temp. : −10 ~ +70°C	-30	+30	1 ×10~	
维拉用油料可亦签图/ADD\	APR	1.5≤fo≤30MHz	±100	_	×10 ⁻⁶	
絶対周波数可変範囲(APR)		30 <fo≤170mhz< td=""><td>±50</td><td>_</td></fo≤170mhz<>	±50	_		
制御電圧	Vc		0	+3.3	V	
保存温度範囲	T_stg		-55	+125	°C	
動作温度範囲	T_use	標準仕様	-10	+70	- °C	
新IF/M及 配 四		オプション	-40	+85		
最大定格電圧		1.5≤fo≤80MHz	-0.5	+7.0	_ v	
		80 <fo≤170mhz< td=""><td>-0.5</td><td>+5.0</td></fo≤170mhz<>	-0.5	+5.0		
電源電圧	Vcc		+2.97	+3.63	V	
消費電流	Icc	1.5≤fo≤80MHz	_	15	mA	
州貝电 加	100	80 <fo≤170mhz< td=""><td>_</td><td>30</td></fo≤170mhz<>	_	30		
ディセーブル時電流	l dis	1.5≤fo≤80MHz	_	10	mA	
	_	80 <fo≤170mhz< td=""><td>_</td><td>15</td><td>μΑ</td></fo≤170mhz<>	_	15	μΑ	
波形シンメトリ	SYM	50ohm @50% Vcc	45	55	%	
立上り/ 立下り時間		1.5≤fo≤30MHz	_ 8			
(10% Vcc~90% Vcc)	tr/ tf	30 <fo≤80mhz< td=""><td>_</td><td>5</td><td>ns</td></fo≤80mhz<>	_	5	ns	
•		80 <fo≤170mhz< td=""><td>_</td><td>2.5</td><td></td></fo≤170mhz<>	_	2.5		
Lレベル出力電圧	Vol		_	10% Vcc	V	
Hレベル出力電圧	Vон		90% Vcc	_	V	
出力負荷条件(CMOS)	L_CMOS		_	15	pF	
入力電圧範囲	Vin		0	+3.3	V	
Lレベル入力電圧	VIL			30% Vcc	V	
Hレベル入力電圧	ViH		70% Vcc	<u> </u>	V	
制御入力抵抗	_	制御入力抵抗値コード⑥:D	100		k ohm	
-: 1 -: 1 -: 1		制御入力抵抗値コード⑥:G or N	5		Mohm	
ディセーブル時間	t_dis	1.5≤fo≤80MHz	_	100	ns	
イネーブル時間	t_ena		_	100	ns	
マジ +I= 88 +V 0 ± 88	4 .	80 <fo≤170mhz< td=""><td>-</td><td>10</td><td>ms</td></fo≤170mhz<>	-	10	ms	
発振開始時間 Phase Jitter	t_str	最小動作電圧を0 sec.とする □ 12kHz ~ 20MHz @155.52MHz	-	10	ms	
Phase Jitter	JPhase			ı	ps	
位相ノイズ @155.52MHz	_	-55 (@10Hz offset) -85 (@100Hz offset) -115 (@1kHz offset) -130 (@10kHz offset) -145 (@100kHz offset) -150 (@1MHz offset) -155 (@10MHz offset)			dBc/ Hz	

レンジ外の周波数については、お問い合わせください。

■形状・寸法



■推奨ランドパターン



注)本製品ご使用の際は、電源と GND 間 (製品端子から 1mm 程度の位置) に 0.01μF 程度 のバイパスコンデンサを入れてください。



0755-27872782



全ての電気的特性は最大負荷時、動作温度範囲内とします。

^{** -40~+85°}C仕様に関しては、お問い合わせください。